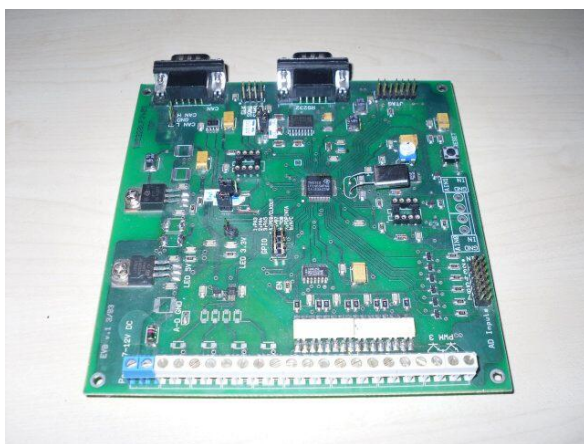


Funkční vzorek

Signálový procesor pro řízení technologických procesů



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j. 08724/09-RVV „Metodika hodnocení výsledků výzkumu a vývoje v roce 2009“ je uplatňován funkční vzorek Signálový procesor pro řízení technologických procesů.
- ✓ Funkční vzorek vznikl v rámci specifického výzkumu.
- ✓ Řešení předkládá funkční vzorek vývojové desky signálového procesoru pro řízení technologických procesů. Vývojová deska je osazena číslicovým signálovým procesorem spol. Texas Instruments, TMS320C24xx, periferními obvody, galvanickým oddělením a oddělení vstupů a výstupů (GPIO) přes optoelektronické prvky.
- ✓ Vzorek je dále osazen rychlými vícekanálovými AD a DA převodníky a rozhraním CAN.
- ✓ Zapojení komunikuje přes JTAG s vývojovým prostředím Code Composer Studio a vzhledem ke galvanickému oddělení vstupů a výstupů je určeno pro řízení technologických procesů.

EVIDENČNÍ ČÍSLO:

22110 – FV005 – 2009

KONTAKTNÍ OSOBA:

Ing. Vladimír Pavlíček, PhD.

tel.: +420-377-634219

pavlicek@kae.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra aplikované elektroniky a

telekomunikací

Univerzitní 8, 306 14 Plzeň

