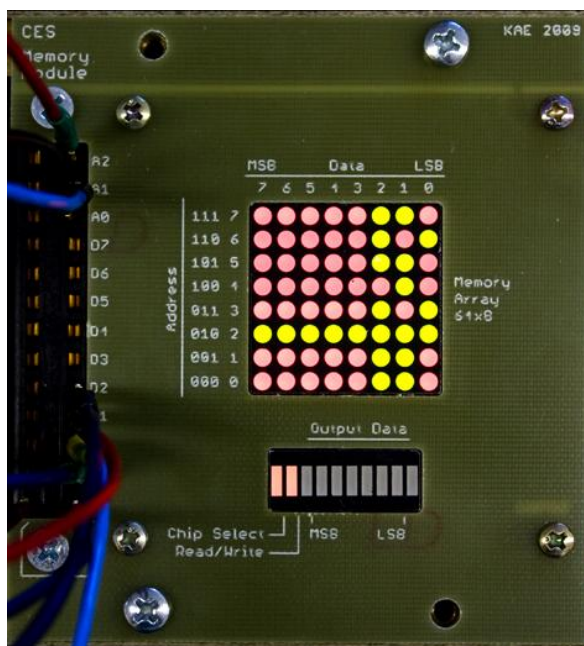


Funkční vzorek

Simulátor funkce paměti s indikací obsahu
a základními řídicími signály



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j. 08724/09-RVV „Metodika hodnocení výsledků výzkumu a vývoje v roce 2009“ je uplatňován funkční vzorek „Simulátor funkce paměti s indikací obsahu a základními řídicími signály“.
- ✓ Funkční vzorek vznikl v rámci specifického výzkumu.
- ✓ Simulátor paměti 8x8bitů
- ✓ Zobrazuje úroveň řídicích signálů
- ✓ Dovoluje průběžně kontrolovat vnitřní obsah paměti na všech bitech (H – červená, L – zelená).
- ✓ Ke zobrazení řídicích signálů (/CS, /OE, /WE) je využito části LED sloupce
- ✓ Výstupy z paměti (v režimu čtení) se zobrazují pomocí osmi LED.
- ✓ Zápis do paměti je řízen hladinově – je tak umožněno transparentní zobrazení zapisovaných dat přímo na pozici v paměti.
- ✓ Provedení signalizačního modulu je sendvičové – se dvěma dvouvrstvými deskami plošného spoje.
- ✓ K realizaci je použit ATmega8-16AU
- ✓ Pro změnu vlastností (nový firmware) je vyveden ISP konektor.

EVIDENČNÍ ČÍSLO:

22110 – FV010 – 2009

KONTAKTNÍ OSOBA:

Ing. Jaroslav Fiřt, Ph.D.

tel.: 377 634 229

firt@kae.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra aplikované elektroniky a
telekomunikací

Univerzitní 26, 306 14 Plzeň