

Funkční vzorek

Vývojová deska pro zpracování signálů a filtraci



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j. 08724/09-RVV „Metodika hodnocení výsledků výzkumu a vývoje v roce 2009“ je uplatňován funkční vzorek Vývojová deska pro číslicové zpracování signálů a filtraci.
- ✓ Funkční vzorek vznikl v rámci specifického výzkumu.
- ✓ Řešení předkládá funkční vzorek vývojové desky pro číslicové zpracování signálů a filtraci. Vývojová deska je osazena signálovým procesorem společnosti Analog Devices, ADSP21xx s taktovací frekvencí 160MHz, analogově – číslicovým převodníkem AD766x, obvody modemu a externí paměti programu.
- ✓ Zařízení komunikuje přes rozhraní JTAG s vývojovým a ladícím prostředím Visual DSP a slouží jako měřicí karta s vnitřním rychlým číslicovým zpracováním signálu, kdy data je možné přenášet po sériové lince prostřednictvím USB do PC.

EVIDENČNÍ ČÍSLO:

22110 – FV021 – 2009

KONTAKTNÍ OSOBA:

Ing. Vladimír Pavlíček, Ph.D.

tel.: +420-377-634219

pavlicek@kae.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra aplikované elektroniky a

telekomunikací

Univerzitní 8, 306 14 Plzeň

