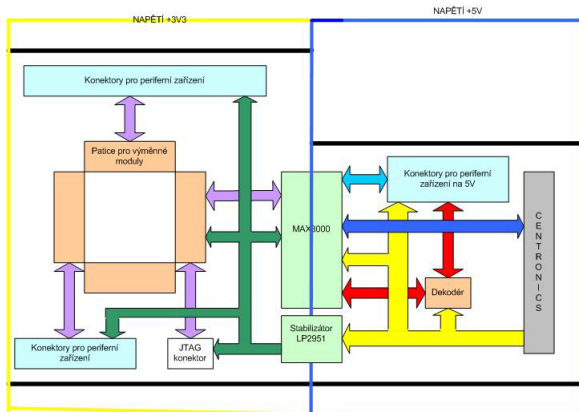
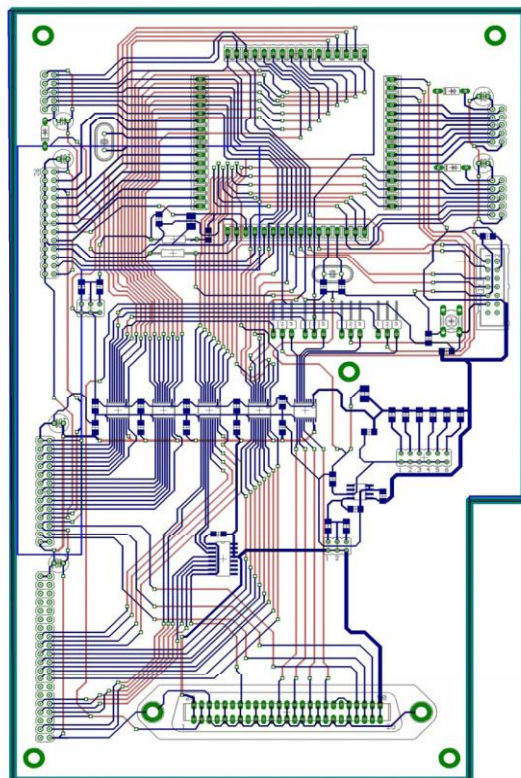


Funkční vzorek

Vývojová deska pro mikropočítače MSP430



Blokové schéma vývojové desky



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j.:05440/10-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2010 a 2011)“ je uplatňován funkční vzorek „Vývojová deska pro mikropočítače MSP430“.
- ✓ Funkční vzorek vznikl v rámci specifického výzkumu. Spoluautoři: Ing. Michal Kubík, Bc. Jan Holeček.
- ✓ Univerzální vývojová deska pro mikropočítače řady MSP430 společnosti Texas Instruments kompatibilní se stavebnicovým systémem pro výuku programování mikropočítačů.
- ✓ Deska byla koncipována jako tzv. back plane (základní deska) s konektory pro osazení menší desky s vlastním mikropočítačem, a to z důvodu velké variability pouzder mikropočítačů řady MSP430.
- ✓ Vzhledem k nižšímu napájecímu napětí mikropočítačů je základní deska vybavena obousměrnými převodníky úrovní pro zachování propojitelnosti se stávajícími 5V periferními moduly.

EVIDENČNÍ ČÍSLO:

22110 – FV014 – 2010

KONTAKTNÍ OSOBA:

Ing. Michal Kubík

tel.: +420-37-763-4260

mickub@kae.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra aplikované elektroniky a
telekomunikací

Univerzitní 8, 306 14 Plzeň