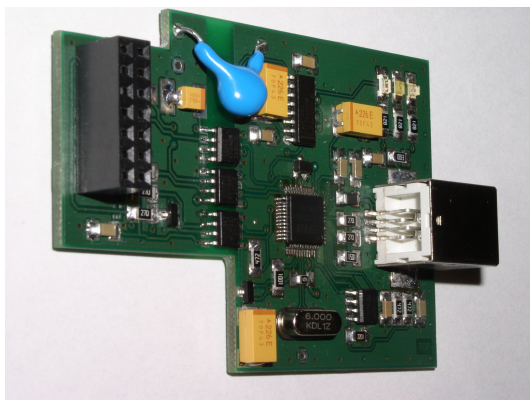
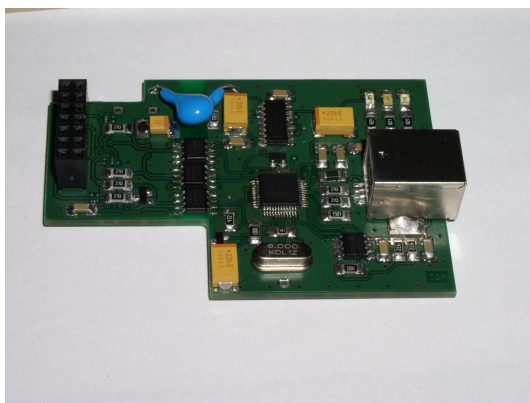


Funkční vzorek

Univerzální izolovaný JTAG adaptér verze 4



✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, Č.j.: 04944/11-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2010 a 2011) je uplatňován funkční vzorek „Univerzální izolovaný JTAG adaptér verze 4“.

✓ Funkční vzorek vznikl v přímé souvislosti s řešením: TA01010863 a CZ.1.05./2.1.00/03.0094

✓ Navržený a postavený funkční vzorek zajišťuje následující:

- Galvanické oddělení USB a JTAG sběrnice.
- Umožňuje nahrávat program a ladit běh programu v procesorech Texas Instruments TMS320F28XX a 28XXX.
- Umožňuje nahrávání konfigurace do hradlových polí a konfiguračních FLASH firmy Xilinx pomocí utility *XC3sprog* nebo pomocí utility *urjtag*.
- Pomocí tohoto adaptéru lze nahrávat konfiguraci do SRAM hradlových polí firmy Altera. Podpora nahrávání konfiguračních FLASH firmy Altera je ve vývoji.
- Částečná podpora ARM procesorů s JTAG sběrnici (není podporován debugovací seriový port).

✓ V porovnání s předchozí verzí JTAGv3, má JTAGv4 tyto výhody:

- Vylepšená odolnost proti EMI na USB sběrnici.
- Upravený layout plošného spoje tak, aby nebyl potřeba propojovací stíněný kabel a JTAG adaptér šel přímo zasunout do vývojových kitů.
- Vyvinuto grafické rozhraní pro programování FPGA obvodů firmy Xilinx

EVIDENČNÍ ČÍSLO :
22190-FV001-2011

KONTAKTNÍ OSOBA:
Ing. Tomáš Košan
tel.: 377 63 4136
kosan@rice.zcu.cz

ŘEŠITELSKÉ PRACOVISTĚ:
Západočeská univerzita v Plzni
Fakulta elektrotechnická
Regionální inovační centrum
elektrotechniky
Univerzitní 8, 306 14 Plzeň