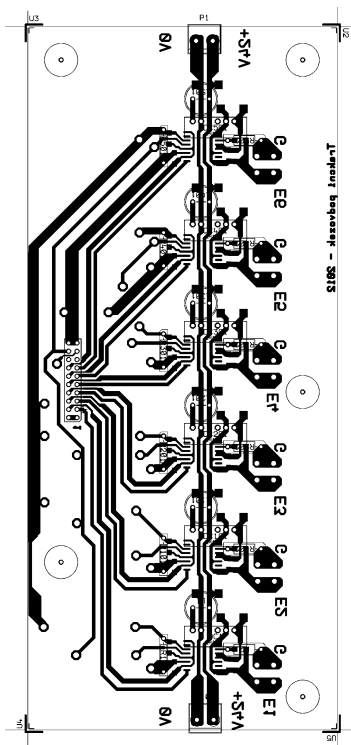


Funkční vzorek

6-kanálový driver s HCPL316J pro buzení MOSFET tranzistorů 100V/290A



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j.: 6951/2012-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2010 a 2011 a rok 2012)“ je uplatňován funkční vzorek „6-kanálový driver s HCPL316J pro buzení MOSFET tranzistorů 100V/290A“.
- ✓ Funkční vzorek vznikl v přímé souvislosti s řešením zakázky č. 22 9038.
- ✓ Inteligentní driver pro buzení CMOS tranzistorů o parametrech 100V a 290A I_D v diskrétním provedení se z hlediska funkčnosti dělí na následující části: výkonový (budící) stupeň a galvanicky oddělené zdroje. Driver je použit pro napájení H-můstků složených z MOSFET tranzistorů a z důvodu funkčnosti je proto nutné mít galvanicky oddělené zdroje pro spodní a horní tranzistory.
- ✓ Systém je navržen tak, aby splňoval následující parametry: galvanické oddělení výkonové a řídicí části $U_{isol}=2,5kV$ (včetně zpětných chybových hlášení), spínací frekvence 1-100kHz, ochrana výkonové součástky proti zkratu pomocí desaturační ochrany.

EVIDENČNÍ ČÍSLO:

22160-FV008-2012

KONTAKTNÍ OSOBA:

Doc. Ing. Pavel Drábek, Ph.D.

tel.: 377634437

drabek@kev.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra elektromechaniky

a výkonové elektroniky

Univerzitní 8, 306 14 Plzeň

