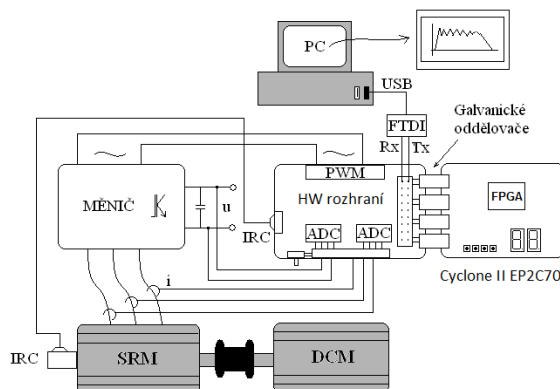
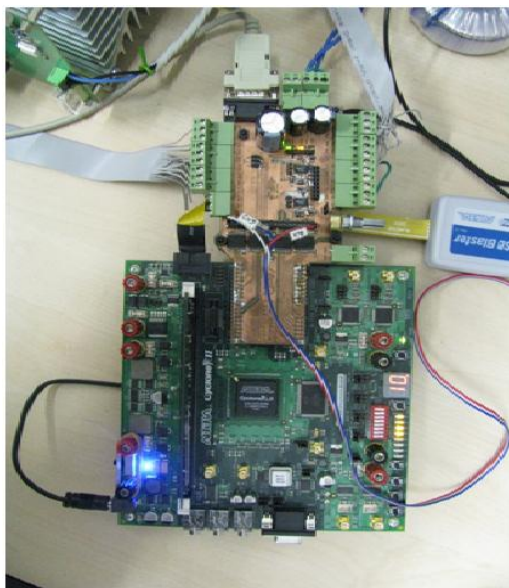


Funkční vzorek

HW rozhraní pro vývojový kit s Cyclone II EP2C70



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, Č.j.: 6951/2012-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2010 a 2011 a rok 2012) je uplatňován funkční vzorek „HW rozhraní pro vývojový kit s Cyclone II EP2C70“.
- ✓ Funkční vzorek vznikl za podpory grantu: SGS-2012-071
- ✓ Hardwarové (HW) rozhraní pro vývojový kit s programovatelným logickým polem FPGA Cyclone II EP2C70 slouží k rozšíření FPGA platformy o analogově digitální převodníky, galvanické oddělovače, potenciometr a datovou komunikaci pro řízení výkonových měničů a elektrických pohonů.
- ✓ Interface obsahuje 8 14-bitových A/D převodníků (AD7367) s rychlostí až 1MSPS. O galvanické oddělení mezi interface a řídicí platformou se starají obvody ADUM 344x s datovou propustností až 150 Mbps.
- ✓ Datovou komunikaci s nadřazenou řídicí jednotkou PC zajišťuje obvod FTDI (USB-RS232 controller) s datovou propustností až 920 kbit/s.

EVIDENČNÍ ČÍSLO:

22160-FV016-2012

KONTAKTNÍ OSOBA:

Ing. Jakub Talla,

tel.: 377 634 434

talic@kev.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra elektromechaniky a

výkonové elektroniky

Univerzitní 8, 306 14 Plzeň