



Pracoviště: Regionální inovační centrum elektrotechniky
Západočeská univerzita
Fakulta elektrotechnická

Výzkumná zpráva č.: 22190-014-2012

Návrh a stavba hardwareového rozhraní pro SKHI-10 drivers

Druh úkolu: Vědecko-výzkumný
Řešitelé: Ing. Martin Jára
Vedoucí úkolu: prof. Ing. Zdeněk Peroutka, Ph.D.
Počet stran: 11
Datum vydání: červenec 2012
Revize: 1

Tento projekt byl realizován za finanční podpory z prostředků státního rozpočtu prostřednictvím Ministerstva průmyslu a obchodu – projekt č. FR-TI3/183 a Ministerstva školství, mládeže a tělovýchovy – projekt č. CZ1.05/2.1.00/03.0094.
Předmět řešení podléhá obchodnímu tajemství!

Anotace

Tato výzkumná zpráva popisuje konstrukci funkčního rozhraní pro SKHI-10 drivers, používaných k buzení IGBT tranzistorů v laboratorních prototypch vyvinutých střídačů. Modul rozhraní obsahuje hardwareové nastavení minimálních mrtvých časů, LED indikaci řídicích a chybových signálů a společný reset SKHI-10 driverů.