



**FAKULTA
ELEKTROTECHNICKÁ
ZÁPADOČESKÉ
UNIVERZITY
V PLZNI**

2012

Pracoviště: **Regionální inovační centrum elektrotechniky**
Výzkumná zpráva č.: **22190-016-2012**

Implementace PD-PWM modulátoru v obvodu FPGA

Druh úkolu: **Vědecko-výzkumný**
Řešitelé: **Ing. Dušan Janík, Ing. Martin Zeman**
Vedoucí úkolu: **Prof. Doc. Ing. Zdeněk Peroutka, Ph.D.**
Počet stran: **21**
Datum vydání: **srpen 2012**
Revize: **3**

Práce vznikla s podporou projektu CZ.1.05/2.1.00/03.0094 a TA ČR TA01010863.

Anotace

Tato výzkumná zpráva popisuje strukturu PD-PWM modulátoru navrženého v obvodu FPGA pro úlohu řízení 4úrovňového měniče s plovoucími kondenzátory (FLC).