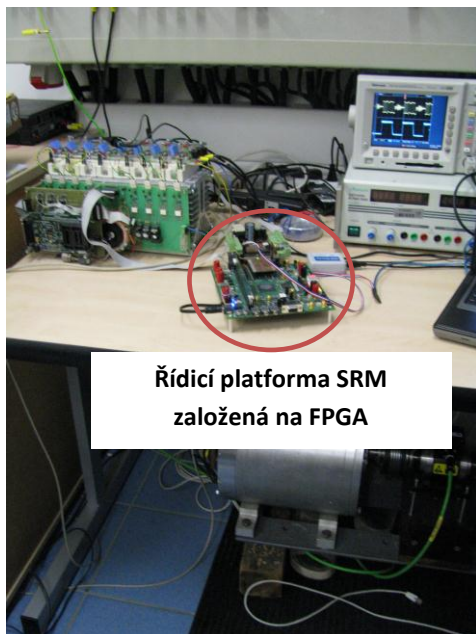
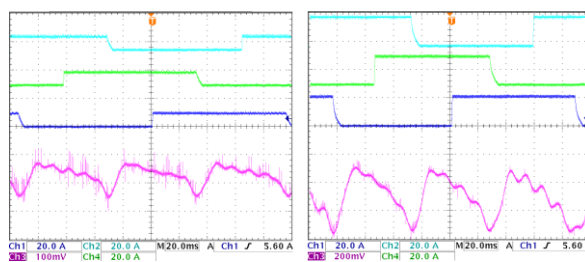
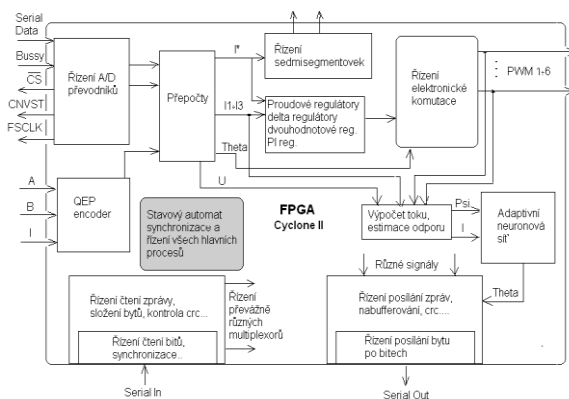


## Funkční vzorek

### Řídicí platforma pro SRM založená na FPGA



Řídicí platforma SRM  
založená na FPGA



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, Č.j.: 6951/2012-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2010 a 2011 a rok 2012) je uplatňován funkční vzorek „Řídicí platforma pro SRM založená na FPGA“.
- ✓ Tento funkční vzorek vznikl s podporou Evropského fondu pro regionální rozvoj a Ministerstva školství, mládeže a tělovýchovy ČR v rámci projektu Regionální inovační centrum elektrotechniky (RICE), číslo projektu CZ.1.05/2.1.00/03.0094.
- ✓ Řídicí platforma pro pohon se Spínaným Reluktančním Motorem (SRM) založeném na programovatelném logickém poli FPGA umožňuje velmi rychlé a přesné řízení SRM. Pomocí paralelního zpracování změřených signálů a velmi rychlých periférií umožňuje velmi kvalitní dvouhodnotovou regulaci proudů SRM.
- ✓ Funkční vzorek se skládá z vývojového kitu na bázi FPGA, rozhraní pro číslicové zpracování signálů SRM a obvodu datové komunikace s nadřazenou PC jednotkou.
- ✓ V programovatelném logickém poli FPGA je navrženo řízení SRM naprogramovaného pomocí jazyka VHDL.

#### EVIDENČNÍ ČÍSLO:

22190-FV016-2012

#### KONTAKTNÍ OSOBA:

Ing. Jakub Talla,

tel.: 377 634 434

[talic@kev.zcu.cz](mailto:talic@kev.zcu.cz)

#### ŘEŠITELSKÉ

#### PRACOVIŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra elektromechaniky a

výkonové elektroniky

Univerzitní 8, 306 14 Plzeň