

Funkční vzorek

Debugger pro ARM mikrokontroléry



- ▶ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j.: 1417/2013-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2013 až 2015 je uplatňován funkční vzorek „Debugger pro ARM mikrokontroléry“.
- ▶ Funkční vzorek vznikl v přímé souvislosti s řešením grantů Ministerstva školství, mládeže a tělovýchovy České republiky, SGS-2012-019: Moderní řešení elektronických řídících.
- ▶ Debugger je určen pro debugování a programování ARM mikrokontrolérů pomocí standardizovaného JTAG a SWD rozhraní. Zařízení zároveň obsahuje jeden zpětný sériový kanál určený pro komunikaci mezi debugovaným zařízením a sériovou konzolí na straně PC. Zařízení se připojuje k PC pomocí USB rozhraní a je zároveň z tohoto rozhraní napájeno.
- ▶ Detailní informace jsou součástí technické dokumentace TD-22110-FV028-2013.

EVIDENČNÍ ČÍSLO:

22110-FV028-2013

KONTAKTNÍ OSOBA:

Ing. Radek Šalom

tel.: +420 377 634 273

salom@kae.zcu.cz

ŘEŠITELSKÉ

PRACOVISTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra aplikované elektroniky a

telekomunikací

Univerzitní 8, 306 14 Plzeň