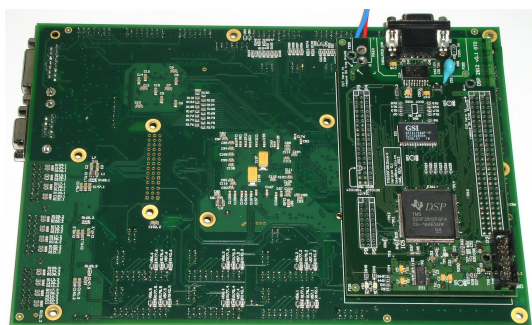
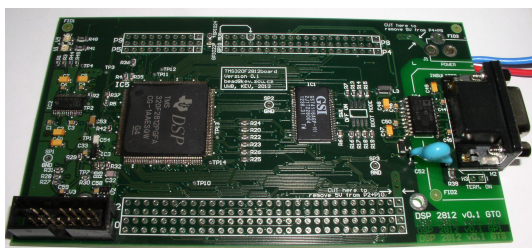


Funkční vzorek

Mikrokontrolerový modul pro vývojový kit MLC interface s TMS320F2812



✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j.: 1417/2013-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2013 až 2015 je uplatňován funkční vzorek „Mikrokontrolerový modul pro vývojový kit MLC interface s TMS320F2812“.

✓ Funkční vzorek vznikl v přímé souvislosti s řešením: SGS-2012-071.

✓ Navržený a postavený funkční vzorek zajišťuje následující:

- Modul nahrazuje nákladný modul eZdsp 2812 fy Spectrum Digital.
- Mapování pinů procesoru na konektory modulu je kompatibilní s vývojovým kitem eZdsp 28335 a tím je uzpůsobeno pro použití s MLC interface.
- Mikrokontrolér je osazen přímo na desku plošného spoje, což odstraňuje problémy s nespolehlivou patičí na eZdsp modulu.
- JTAG rozhraní mikrokontroléru je maximálně zjednodušené, což zvyšuje spolehlivost ladění kódu v TMS320F2812.
- Modul umožňuje využít celou kapacitu externí SRAM o velikosti 512kB.
- V základu je osazen galvanicky oddělený CAN budič sběrnice.

EVIDENČNÍ ČÍSLO :
22160-FV001-2013

KONTAKTNÍ OSOBA:
Ing. Bedřich Bednář,
Ing. Tomáš Košan
tel.: 377 63 4422
bead@kev.zcu.cz,
kosan@rice.zcu.cz

ŘEŠITELSKÉ PRACOVÍŠTĚ:
Západočeská univerzita v Plzni
Fakulta elektrotechnická
Katedra elektromechaniky a
výkonové elektroniky
Univerzitní 8, 306 14 Plzeň