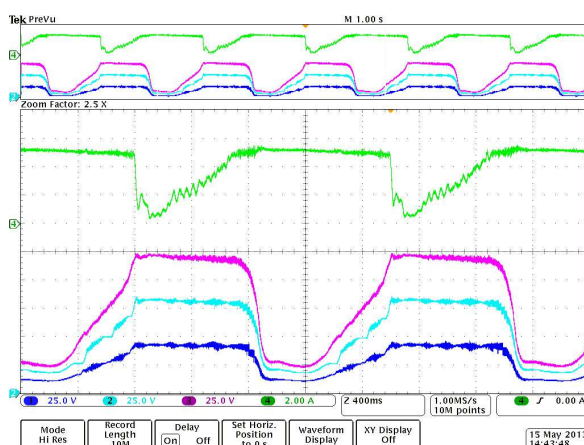
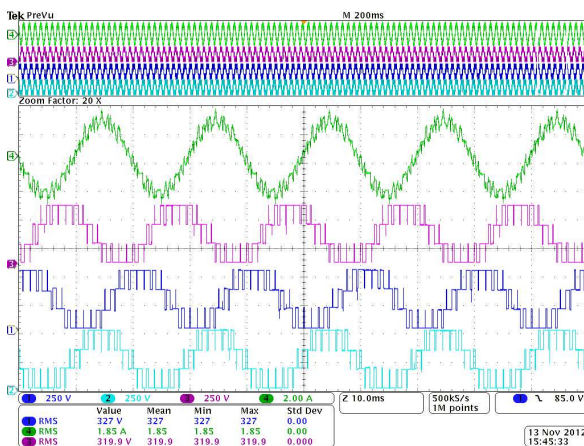
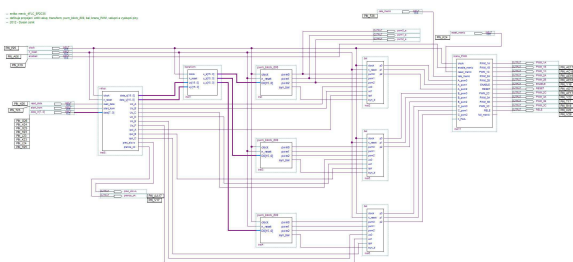
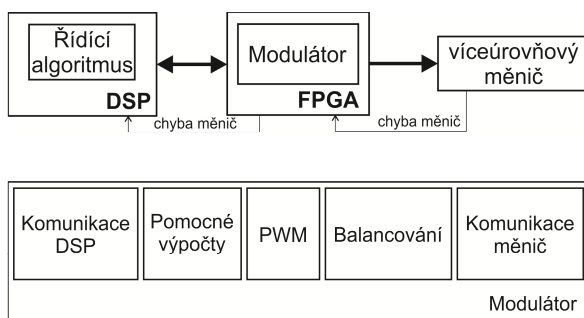


Software

Univerzální blokový modulátor pro řízení víceúrovňových měničů implementovaný v obvodu FPGA



- ✓ V souladu s definicí uvedenou v dokumentu Úřadu vlády ČR, č.j.: 1417/2013-RVV „Metodika hodnocení výsledků výzkumných organizací a hodnocení výsledků ukončených programů (platná pro léta 2013 až 2015 je uplatňován software „Univerzální blokový modulátor pro řízení víceúrovňových měničů implementovaný v obvodu FPGA“.
- ✓ Software vznikl v přímé souvislosti s řešením grantu TAČR TA01010863 a projektu SGS-2012-071.
- ✓ Jedná se o software implementovaný do programovatelného logického pole FPGA. Tento software byl navržen pro specifické požadavky řízení víceúrovňových měničů.
- ✓ Modulátor je složen z několika bloků, tato úprava vede na zjednodušení samotného návrhu pro různé topologie měničů. Jednotlivé bloky modulátoru plní rámcové funkce: komunikace s nadřazenou řídicí jednotkou (procesor DSP), pomocné výpočty, PWM modulace, balancování, komunikace s podřízenou výkonovou jednotkou (víceúrovňový měnič).
- ✓ Návrh modulátoru tedy spočívá ve výběru bloků daných požadavky konkrétní aplikace s víceúrovňovým měněčem.

EVIDENČNÍ ČÍSLO:

22190 – SW002 – 2013

KONTAKTNÍ OSOBA:

Ing. Dušan Janík

tel.: 377634471

djanik@rice.zcu.cz

ŘEŠITELSKÉ

PRACOVISTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra elektromechaniky a

výkonové elektroniky

Univerzitní 8, 306 14 Plzeň