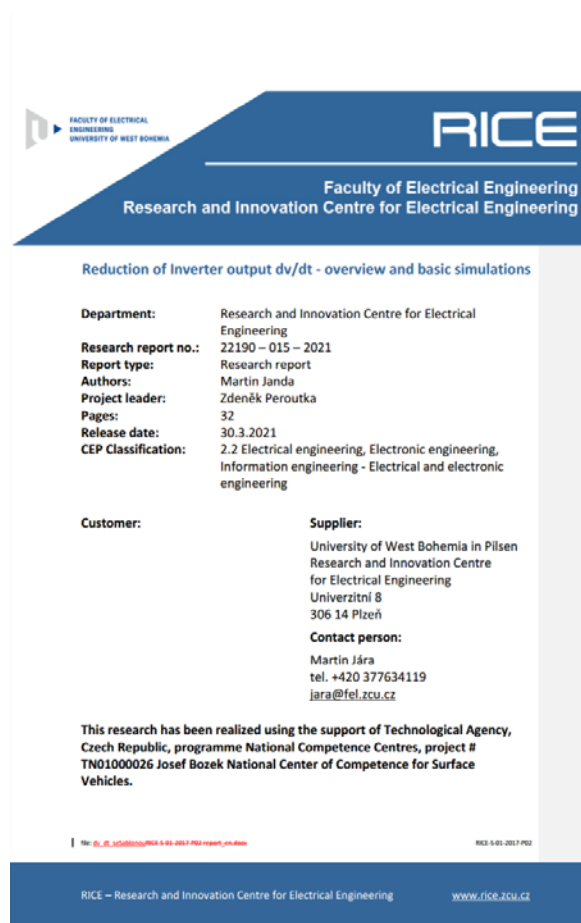


Výzkumná zpráva

Reduction of Inverter Output dv/dt - Overview and Basic Simulations



Reduction of Inverter output dv/dt - overview and basic simulations

Department: Research and Innovation Centre for Electrical Engineering
Research report no.: 22190 – 015 – 2021
Report type: Research report
Authors: Martin Janda
Project leader: Zdeněk Peroutka
Pages: 32
Release date: 30.3.2021
CEP Classification: 2.2 Electrical engineering, Electronic engineering, Information engineering - Electrical and electronic engineering

Customer: University of West Bohemia in Pilsen
Research and Innovation Centre for Electrical Engineering
Univerzitní 8
306 14 Plzeň
Contact person: Martin Jára
tel. +420 377634119
jara@fel.zcu.cz

This research has been realized using the support of Technological Agency, Czech Republic, programme National Competence Centres, project # TN01000026 Josef Bozek National Center of Competence for Surface Vehicles.

RICE – Research and Innovation Centre for Electrical Engineering www.rice.zcu.cz

- ▶ V souladu s platnou metodikou Úřadu vlády ČR je uplatňována výzkumná zpráva.
- ▶ This research has been realized using the support of Technological Agency, Czech Republic, programme National Competence Centres, project #TN01000026 Josef Bozek National Center of Competence for Surface Vehicles.
- ▶ Tato výzkumná zpráva popisuje dostupné metody pro snížení dv/dt na svorkách motoru. Pro vybrané metody byly provedeny základní simulace a na základě jejich výsledků byly navrženy další kroky.

EVIDENČNÍ ČÍSLO:

22190 – VZ015 – 2021

KONTAKTNÍ OSOBA:

Ing. Martin Jára, Ph.D.

tel.: +420 377634119

jara@fel.zcu.cz

ŘEŠITELSKÉ

PRACOVNÍŠTĚ:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra elektromechaniky a

výkonové elektroniky

Univerzitní 8, 306 14 Plzeň

T A Program **Centra kompetence**
Č R

Tato strana se použije pouze v případě, že neprovádíte zápis do OBD sami.

TVŮRCI VÝSLEDKU:

Ing. Martin Janda, Ph.D.

NÁZEV V ANGLIČTINĚ:

Reduction of Inverter Output dv/dt - Overview and Basic Simulations

ABSTRAKT V ČEŠTINĚ:

Tato výzkumná zpráva popisuje dostupné metody pro snížení dv/dt na svorkách motoru. Pro vybrané metody byly provedeny základní simulace a na základě jejich výsledků byly navrženy další kroky

ABSTRAKT V ANGLIČTINĚ:

This research report describes available methods for reduction of dv / dt at motor terminals. Basic simulations were made for selected methods and based on their results, following steps are proposed.

KLÍČOVÁ SLOVA V ČEŠTINĚ: dv/dt , filtr, SiC, simulace, PLECS

KLÍČOVÁ SLOVA V ANGLIČTINĚ: dv/dt , filter, SiC, simulations, PLECS

NÁZEV OBJEDNATELE:

Západočeská univerzita v Plzni (IČ: 49777513)

Poznámka:

HLAVNÍ OBOR:

V případě jiného oboru
vybírejte zde (č. 2+ č. 3):

[https://www.rvvi.cz/dokumenty/
Prevodnik_oboru_Frascati_v2.
pdf](https://www.rvvi.cz/dokumenty/Prevodnik_oboru_Frascati_v2.pdf)

nebo zde:

[https://www.vyzkum.cz/FrontC
anek.aspx?idsekce=799796&a
d=1&attid=847691](https://www.vyzkum.cz/FrontC
anek.aspx?idsekce=799796&a
d=1&attid=847691)

HLAVNÍ OBOR DLE RIV:

2.2 Electrical engineering, Electronic engineering, Information engineering - Electrical and electronic engineering