

Funkční vzorek

Výpočetní platforma modulárního řídicího systému pro implementaci vysoce výpočetně náročných algoritmů



Obr. 1 Řídicí jednotka MCU02

- ▶ V souladu s platnou metodikou Úřadu vlády ČR je uplatňován funkční vzorek.
- ▶ Funkční vzorek vznikl s podporou Ministerstva školství, mládeže a tělovýchovy ČR v rámci projektu OP VVV Elektrotechnické technologie s vysokým podílem vestavěné inteligence, číslo CZ.02.1.01/0.0/0.0/18_069/0009855
- ▶ Výpočetní platforma pro modulární řídicí systémy s SoC FPGA Intel Cyclone® V (28nm), obsahující ARM dual-core Cortex A9 (800MHz), 2 GB DDR3L SDRAM, 1.6Gb USB3.0, 1Gb Ethernet, umožňující implementaci vysoce výpočetně náročných algoritmů
- ▶ Jednotka MCU02 umožňuje komunikaci s dalšími jednotkami regulačního systému pomocí vysokorychlostní komunikace dále je schopna povelovat jednotky nižší úrovně přes CAN linku, díky technologii SoC umožňuje vysokou datovou propustnost mezi mikroprocesorem a FPGA.

EVIDENČNÍ ČÍSLO:

22190-FV012-2023

KONTAKTNÍ OSOBA:

Ing. Libor Poláček, Ph.D.

tel.: 37763 4123

lpolacek@rice.zcu.cz

ŘEŠITELSKÉ

PRACOVISŤE:

Západočeská univerzita v Plzni

Fakulta elektrotechnická

Katedra RICE

Univerzitní 8, 306 14 Plzeň